

出展者各位

社団法人日本電子機械工業会
Electronic Design and Solution Fair 2001
実行委員会 委員長 萩原 吉宗

EDA TechnoFair、FPGA/PLD Design Conference & Exhibit **統合新展示会**

Electronic Design and Solution Fair 2001

出展者説明会/小間割抽選会開催のご案内

拝啓 ますますご清祥のこととお慶び申し上げます。

さて、1993 年より開催して参りました、電子機器及び LSI の設計技術と EDA (Electronic Design Automation) に関する国内で唯一の展示会「EDA TechnoFair」は、来年大きく生まれ変わります。従来の EDA のみならず、ASIC や FPGA/PLD を始めとするデバイス技術、IP 再利用技術、各種の設計サービスなど、様々な分野の先端技術を広範囲に取り込んだ統合ソリューションフェアとして開催させていただきます。

これに伴い展示会名も「Electronic Design and Solution Fair」に改名、また「FPGA/PLD Design Conference & Exhibit」との統合開催を行うこととなりました。来場者数ならびに出展者数も、例年と比較し大幅な増加が見込まれております。

つきましては、ここに出展募集のご案内、出展者説明会のご案内をさせていただきます。当日は、追加ご出展を受け付けております。すでに申し込みをいただいております企業様が、当日先に小間割抽選を行いますので小間数に限りがございますが、是非、出展者説明会をご拝聴いただき、ご検討に加えていただければ幸いです。

ご多用の折、誠に恐縮とは存じますが、万障お繰り合わせの上、是非ご出席くださいますようお願い申し上げます。また、ご出欠のご回答を別紙回答用紙により、9月26日(火)までに FAX にてご連絡いただければ幸いです。

敬具

記

日時： 9月28日(木)午後2時～午後4時

場所： 大手町・経団連会館 10階「1001号室(パールルーム)」

マップ参照：<http://www.keidanren.or.jp/japanese/profile/kaikan/map.html>

- 当日の出展者説明会におきましては、出展要項のご説明、各種販促施策のご案内、小間位置抽選会、セミナー時間帯抽選会等を実施させていただきます。
- その場で出展申込、各種販促施策へのお申込みもお受けいたします。

また、本展示会及び出展者説明会に関する詳細情報に関しましては、以下のホームページをご参照下さい。

URL <http://www.edsfair.com>

お問い合わせ 日本エレクトロニクスショー協会 担当：吉永文章

TEL:(03)5402-7601 FAX(03)5402-7605 E mail : edsfair@jesa.or.jp

以上

送付先 FAX : 03-5402-7605
日本エレクトロニクスショー協会 担当 : 吉永

9月26日(火)までに上記送付先までご回答ください。

EDA TechnoFair、FPGA/PLD Design Conference & Exhibit 統合新展示会

Electronic Design and Solution Fair 2001

出展者説明会/小間割抽選会 出欠回答書

ご出席

ご欠席

会社名 :

所属部署名 :

氏名 : TEL : () -

E-Mail :
