

Electronic Design and Solution Fair 2002

早期出展申込期限 2001年8月31日(金)

受領日

出展申込書

Electronic Design and Solution Fair 2002の「出展規程」に定める事項を順守することを承諾し、下記のとおり申し込みます。

Exhibition出展ゾーン / 出展予定製品

出展を希望するゾーンに✓印を付け、また、裏面の取扱品目一覧を参照し、該当する取扱品目番号に 印をつけてください。

出展ゾーン	出展予定製品(品目)
<input type="checkbox"/> 1.設計ツールゾーン	1, 2, 3, 4, 5, 6, 7, 8, 9, 10, 11, 12, 13, 14, 15, 16, 17, 18, 19, 20, 21, 22, 23, 24, 25, 26, 27, 28, 29
<input type="checkbox"/> 2.システムLSI・FPGA/PLDゾーン	30, 31, 32, 33, 34, 35, 36, 37, 38, 39
<input type="checkbox"/> 3.設計サポートゾーン	40, 41, 42, 43, 44, 45, 46, 47, 48, 49, 50, 51
<input type="checkbox"/> 4.PRゾーン	52, 53

申込出展小間数 希望する小間形態の小間数に 印をしてください。(出展規程 3,を参照。)

一列小間	1小間, 2小間, 3小間, 4小間, 5小間, 6小間
二列小間	4小間, 6小間, 8小間, 10小間, 12小間
三列小間	9小間, 12小間, 15小間, 18小間
四列小間	16小間
ブロック小間	20小間, 25小間, 30小間

スイートルーム

申込室数	Sタイプ	室	Mタイプ	室	Lタイプ	室
------	------	---	------	---	------	---

出展者セミナー セッション枠は抽選で決定しますので、希望どおりの期日にならない場合がありますのでご了承ください。

希望期日	30名タイプ				50名タイプ				100名タイプ			
1月24日(木)希望	連続	室	単独	室	連続	室	単独	室	連続	室	単独	室
1月25日(金)希望	連続	室	単独	室	連続	室	単独	室	連続	室	単独	室
どちらでもよい	連続	室	単独	室	連続	室	単独	室	連続	室	単独	室

広告出稿 表2,3,4へ出稿を希望の場合は該当欄に 印を付けてください。記事中出稿を希望の場合は希望頁数をご記入ください。

ガイドブック広告	表2	表3	表4	記事中1色	記事中2色	記事中4色
				ページ	ページ	ページ

広告掲載希望の場合は該当欄に 印を付けてください。メール配信を希望の場合は希望回数をご記入ください。

ホームページ バナー広告		会場案内図 ブロック広告		メーリングリスト 情報配信サービス		回
-----------------	--	-----------------	--	----------------------	--	---

申込者

会社名	フリガナ					
	和文					
	英文					
ホームページURL						
本社所在地	(〒)					
フリガナ			フリガナ			
会社代表者名			役職名			
フリガナ			フリガナ			
出展担当者名			所属・役職名			
担当者所在地	(〒)					
T E L	()	-	F A X	()	-	
E - Mail						

事務局記入欄

確認
会員
入力日
請求日
小間番号

共同出展する会社名(系列・提携会社または他社)

会社名	
-----	--

Electronic Design and Solution Fair 2002

取扱品目一覧

設計ツールゾーン	システムLSI・FPGA/PLDゾーン
<p>LSI設計関連ツール</p> <ol style="list-style-type: none">1. ESDA / システムレベル設計ツール2. ハード / ソフトコデザインツール3. フォーマルベリフィケーションツール4. サイクルベースシミュレータ5. フロアプランナ6. 論理合成ツール7. 回路図入力ツール8. アナログシミュレータ9. タイミング解析ツール10. 消費電力解析ツール11. 論理シミュレータ12. ハードウェアアクセラレータ / エミュレータ13. ICレイアウトツール14. ICレイアウト検証ツール15. テクノロジーCAD16. 部品検索 / 管理ツール17. フレームワーク18. その他 <p>PCB設計関連ツール</p> <ol style="list-style-type: none">19. PCBレイアウトツール20. 解析ツール21. CAM出力ツール22. その他 <p>関連プラットフォーム / ネットワーク</p> <ol style="list-style-type: none">23. ワークステーション24. パーソナルコンピュータ25. 関連機器26. その他 <p>テスト / テスト支援システム</p> <ol style="list-style-type: none">27. LSIテスト28. テストパターン生成ツール29. その他	<p>半導体デバイス</p> <ol style="list-style-type: none">30. システムLSI31. ASIC32. MPU / MCU / DSP33. ASSP34. その他 <p>FPGA/PLD</p> <ol style="list-style-type: none">35. FPGA/PLDデバイス36. FPGA/PLDの設計ツール37. FPGA/PLDを搭載したエミュレーションボード ・教育キット・開発支援キット38. ICソケット・コネクタ(FPGA/PLD実装のため のデバイス)39. その他
	設計サポートゾーン
	<ol style="list-style-type: none">40. CPUコア41. DSPコア42. IP(インタフェース、画像、音声、ネットワーク、 通信、無線他)機能マクロ43. アナログセル44. セルライブラリ45. メモリ46. モデルウェア47. リアルタイムOS48. デザインセンタ・デザインサービス49. 設計コンサルティング50. IP流通サービス51. その他
	PRゾーン
	<ol style="list-style-type: none">52. 出版物53. その他