

平成 14 年 12 月 16 日

報道関係各位

## Electronic Design and Solution Fair 2003 の開催について

社団法人 電子情報技術産業協会  
日本エレクトロニクスショー協会

社団法人電子情報技術産業協会(会長:谷口一郎・三菱電機会長)は、『Electronic Design and Solution Fair 2003』を 2003 年 1 月 30 日(木)と 31 日(金)の 2 日間、横浜国際平和会議場(パシフィコ横浜)にて開催いたします。

今日、半導体産業界の最大の焦点は高付加価値の『システム・オン・チップ(SoC)』の動向であり、今後の業界の方向性を決定づけていくとも言われています。我が国でも、次世代半導体研究開発に向けて産学官が連携した「半導体 MIRA I プロジェクト」や「あすか」において、『次世代 SoC』の研究が行われています。

今後、ブロードバンド社会を形成していく上で、半導体・LSI の高性能化、システム・オン・チップの高度化、省エネルギー化は不可欠であり、デバイス・プロセス技術、製造技術に加え、電子回路設計技術およびソフトウェアも含めたソリューション技術の開発と進展がますます重要になりつつあります。

3 回目の開催となる『Electronic Design and Solution Fair 2003』は、こうした時代のニーズに応えるべく、EDA、デバイス、IP 設計サービス等の先端技術を組み合わせた新しい設計技術とソリューションの提供の場として開催するものです。

また、昨年より、米国の Electronic Design Automation Conference (EDAC) との協力関係を締結し、「FPGA/PLD Design Conference」を併設、米国の Design Automation Conference (DAC)、欧州の Design, Automation and Test in Europe (DATE) と並ぶ国際コンベンションとして位置付けられ、本年第 2 回の開催には、91 社・団体が 370 小間を出展し、当分野におけるアジア地区最大の展示会として、国内外から高く評価されています。

さらには、産学の技術交流を深める「ユニバーシティブラザ」をはじめとするセッションやイベントの充実を図ることにより、ご参加いただく出展者・来場者の皆様のご要望にお応えし、効率的かつ効果的なコミュニケーションとビジネスの場をご提供できるものと確信しております。多くの企業、関係者が『Electronic Design and Solution Fair 2003』へご来場されることを期待しております。

以上

Electronic Design and Solution Fair 2003 Home Page

***<http://www.edsfair.com>***

本件に関するお問い合わせは、下記までお願いいたします。

日本エレクトロニクスショー協会 担当：菊嶋・吉永  
〒105-0012 東京都港区芝大門 1-12-16 住友芝大門ビル 2号館  
電話：(03) 5402-7601

## 開催要項

- 名称 : Electronic Design and Solution Fair 2003
- 会期 : 2002年1月30日(木)~1月31日(金) 2日間
- 会場 : パシフィコ横浜(展示ホール、アネックスホール)  
〒220-0012 横浜市西区みなとみらい1-1-1
- 開場時間 : 午前10時~午後6時
- 入場 : 展示会  
無料(インターネットによる事前登録、もしくは入場の際に登録が必要となります)  
出展者セミナー  
無料(当日受付のみ。ただし、展示会への入場登録が必要となります)  
キーノートスピーチ  
無料(インターネットによる事前申込が必要となります)  
FPGA/PLD Design Conference  
有料(インターネットによる事前申込が必要となります)  
ユーザ・プレゼンテーションは無料
- 主催 : 社団法人電子情報技術産業協会(JEITA)
- 協力 : Electronic Design Automation Consortium(EDAC)
- 後援予定 : 経済産業省、アメリカ合衆国大使館  
外国系半導体商社協会(DAFS) 横浜市(順不同)
- 協賛予定 : 社団法人電子情報通信学会(IEICE)  
社団法人情報処理学会(IPSJ)  
社団法人日本プリント回路工業会(JPCA)(順不同)
- 運営 : 日本エレクトロニクスショー協会(JESEA)

## キーノートスピーチ

「新しいエレクトロニクスの創造を目指して」

高知工科大学副学長 水野博之氏【元松下電器産業(株)副社長】

日時: 1月30日(木) 10:30~11:30

場所：パシフィコ横浜 アネックスホール

聴講料：無料

申込方法：インターネットにて聴講申し込みを受け付けます。

<http://www.edsfair.com>

## FPGA/PLD Design Conference

**ユーザ・プレゼンテーション**（アネックスホール：事前登録不要、先着順）

ユーザ・プレゼンテーションでは FPGA/PLD を用いた様々なアプリケーションの具体的な設計応用事例だけでなく、FPGA/PLD をより使いやすくするための新しいソフトウェア技術や設計方法論、さらには、将来の FPGA/PLD デバイスアーキテクチャに関する各種の興味深いプレゼンテーションが行なわれる予定です。

さらに、聴衆による人気投票により優秀プレゼンテーションを選出し、表彰を行います。

日時：1月30日（木） 12:50～17:50

1月31日（金） 10:00～17:20

場所：パシフィコ横浜 アネックスホール

### プログラム

[セッション1] FPGA 論理回路設計（入門編）

日本システムウエア（株）河野昇氏

[セッション2] CPU 搭載 FPGA の実設計ノウハウ及びその応用

（株）ワイ・デー・ケー YDKテクノロジーズ 長岡美紀雄氏

ザイリンクス（株）ユーザ選定中

熊本大学 柴村英智氏

日立エンジニアリング（株）浅井剛氏

[セッション3] 高速メモリIF・コントローラ回路の設計手法とノウハウ

東京エレクトロンデバイス（株）成田隆氏

[セッション4] やり直しの誤り訂正符号の基礎

～これで誤り訂正符号のアルゴリズムが理解できる～

東京電機大学 三谷政昭氏

[セッション5] ハイエンドFPGAトラブルシューティング法

来栖川電工（有）井倉将実氏

[セッション6] C ベース設計の現状と未来

～C ベース設計の最近の動向と携帯電話における実チップ開発事例について～

(財)九州システム情報技術研究所 富山宏之氏

NEC エレクトロニクス (株) 基盤開発事業部 黒坂均氏

[セッション 7] 大規模画像処理 LSI 開発及び、その画像システムにおける  
FPGA 活用事例

シャープ (株) 尾松智裕氏

[セッション 8] 高速差動インターフェイス技術

~ギガビット伝送を高信頼性をもって容易に可能にする設計技術~

(株) マクニカ 技術開発センター 碓井有三氏

[セッション 9] リコンフィギャラブルコンピューティング

~マシン事例ならびに遠隔再構成応用事例~

三菱電機エンジニアリング (株) 飯田全広氏

(有) エムビーウェア 取締役社長 身次茂氏

[セッション 10] SoC 開発プロジェクトを成功させるには・・・

1. コンフィギュラブルプロセッサによる SoC プラットフォーム設計

(株) 東芝 松本展氏

2. C 言語ベースのアーキテクチャ設計と機能検証

(株) 東芝 松井正貴氏

3. タイミング収束のための「中流設計」技術~物理設計を考慮した論  
理設計~

4. 東芝マイクロエレクトロニクス (株) 細田浩希氏

[セッション 11] FPGA と ASIC の役割分担および並行開発における留意点と

その解決策~短 TAT・低コストに向けた設計事例について~

富士通デジタル・テクノロジー (株) 山田誠氏

[セッション 12] FPGA と特許~FPGA でこんな特許が出せる~

経済産業省 特許庁 大嶋洋一氏

(株) 旭リサーチセンター 川合晶宣氏

熊本大学 末吉敏則氏

[セッション 13] SoC の物理設計の現状の課題と将来への期待

(株) トッパン・テクニカル・デザインセンター 中津優氏

(株) トッパン・テクニカル・デザインセンター 遠藤克彦氏

(株) トッパン・テクニカル・デザインセンター 中山泰仁氏

日時: 1月30日(木)・31日(金)

場所: パシフィコ横浜 アネックスホール

聴講料: 1セッション受講券(1回券) 5,000円

5 セッション受講券（回数券） 15,000 円

聴講料は消費税別の金額です。

有料セッションでは、それぞれテキストを配布します。

申込方法：インターネットにて聴講申し込みを受け付けます。

<http://www.edsfair.com>

題名、講師は変更になる場合がありますので、あらかじめご了承ください。

テーマコーナー
---------

### 出展者プレゼンテーション・ステージ

EDSFair2003 テーマ・コーナーの新たな試みとして、出展者にスポットを当て、多数の来場者に効果的なプレゼンテーションが行える「出展者プレゼンテーション・ステージ」をご用意いたします。このステージは、出展者が会社紹介、技術発表、製品 PR などを自由に行う場として、お申し込みいただいた出展者に広くご利用いただきます。

各セッションは 10 分単位で構成されているため、来場者の皆様もスケジューリングが容易で、かつ、訴求したい内容も簡潔にまとめてられています。どのブースにどのようなソリューションがあるのか、このプレゼン・ステージで一通り目星を付け、より詳細な内容を各社のブースにて確認する方法も有効でしょう。イスに座り一息つきながら情報収集できる場として是非ともご活用ください。

開催期間 2003 年 1 月 30 日(木) 午後 1 時～午後 5 時 30 分

1 月 31 日(金) 午前 10 時 30 分～午後 5 時 30 分

### 特別企画「スペシャル・トークショー」

会場内のテーマ・コーナー・ステージにおいて、EDSFair2003 特別企画「スペシャル・トークショー」を開催いたします。ゲストは女優の菊川 怜さん。テレビの CM 女王としての地位を確立後、昨今では女優として益々、その幅の広い知性に磨きを掛けています。トークショーの中で EDSFair2003 の世界とどのようにコラボレートしていくのか、乞う、ご期待！

なお、ステージ席は先着順にて締め切りとさせていただきますので、あらかじめご了承ください。

日時 1 月 30 日(木)午前 10 時 20 分～午前 11 時 00 分

場所 展示会場内「プレゼンテーション・ステージ」