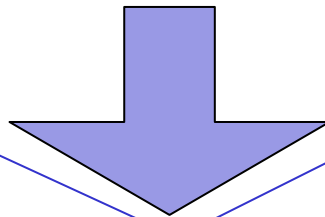


<あなたのFPGA設計は間違っていないですか？>

大規模化したFPGAはASICと同等な設計品質・設計フローが必要である！！

FPGAが書き換え可能であることを理由に、検証・設計レビュー・仕様書などのドキュメントを手抜きしてませんか？



ここが地獄の一丁目！

手の抜き方を間違うと大変な目に遭うことに！

FPGAの手軽さを活かした設計はどうあるべきか？