

FPGAを用いた、短TAT、低コストを実現する 設計手法とその応用

製品開発の応用事例の紹介
開発TATの短縮と、コストダウンの流れについて
ソフトコアCPUを利用する例を用いて紹介します。
(ネットワーク、符号処理....)

FPGAで暗号化回路を入れる課題と対応
容易に使えるFPGA、でも問題はないのだろうか？
FPGAを用いて開発効率アップの手法
CPU + FPGAのボードでの事例と、回路の紹介



```
## Reg.moni ##
=== Reg.View =====
Mode      : VBR_Enc
           6.045Mbps
           00:02:33
           720x486
=== Debug text =====
E205 : VST FIFO buffer Error!!

Memory =====
R      : +0 +1 +2 +3 +4 +5 +6 +7
-----
```