

(1) IP 名

動画ブレ補正

(2) 分野

画像

(3) 開発者、所属

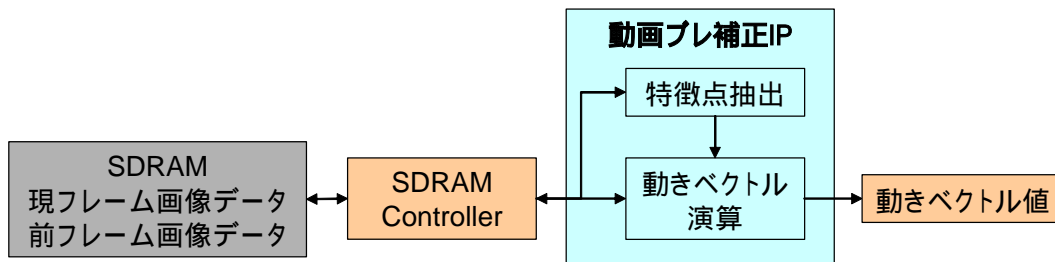
株式会社マクニカ

アキュートロジック株式会社

(4) IP の機能説明

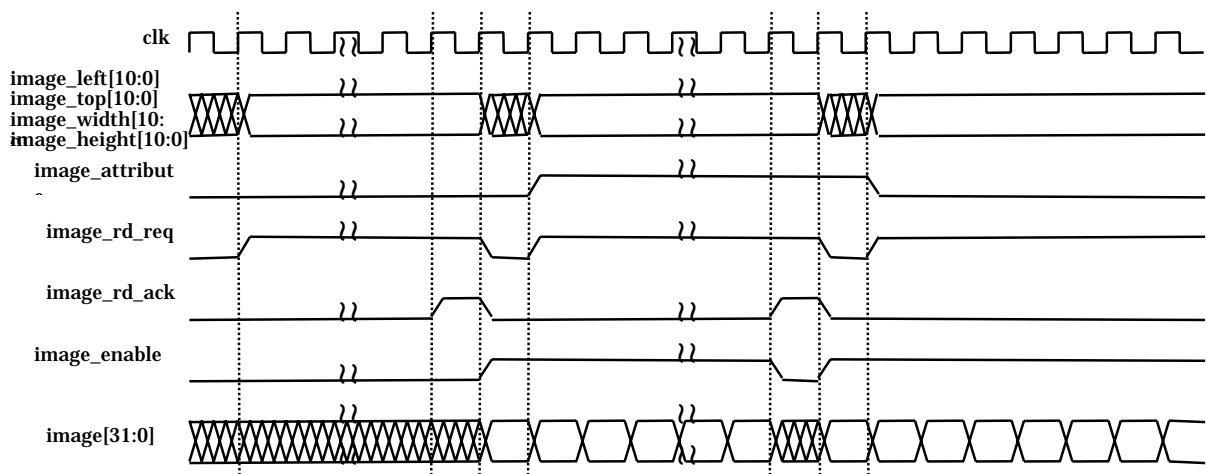
- ・ピクチャ・サイズ：UXGA ( 1600 × 1200 ) ~ VGA ( 640 × 480 )
- ・フレーム・レート：30fps ( VGA サイズ、内部クロック 54MHz 時 )
- ・画像データ幅：32 ビット
- ・ブレ補正幅：入力画像幅、高さの 10%
- ・ゲート数：20 万ゲート

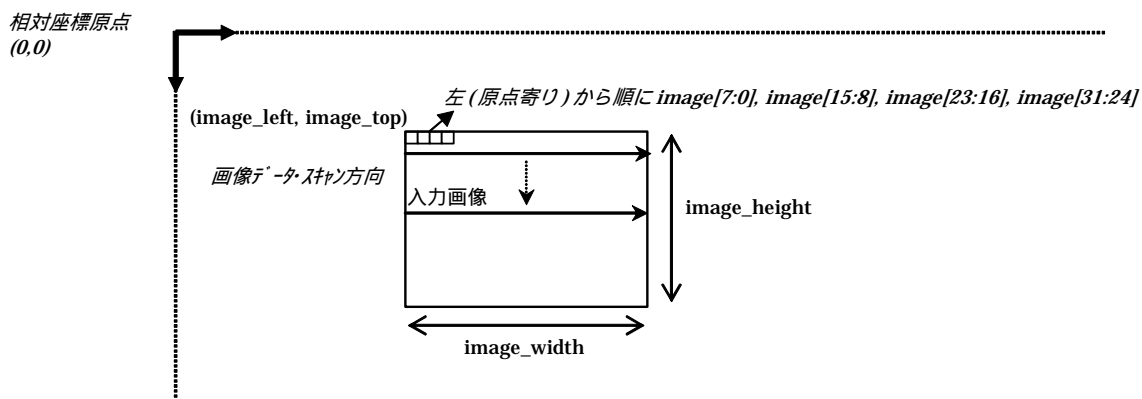
(5) IP のブロック図



(6) 外部インターフェース

本 IP では、外部メモリ ( SDRAM 等 ) から直接ではなく、中間に FIFO を配置し、そこからハンドシェイクを用いたバースト転送により画像データを読み出す方式を採用しています。





## (7) IP 提供の形式

コンパイル後のオブジェクト

## (8) FPGA/PLD での動作実績

ALTERA 社 STRATEX

54MHz 動作で D1 サイズ 30fps を処理。

## (9) 特長

本 IP は、デジタル画像処理による動画用のブレ補正 (Imaging Stabilizer) 用の IP です。VGA 動画をリアルタイム (30fps) にブレ補正します。光学式に比べ、角速度センサやレンズもしくは撮像素子を動かすアクチュエータを使用しないため、動画ブレ補正機能を小型、軽量、低コストで追加できます。DSC (デジタルスチルカメラ)、DVC (デジタルビデオカメラ)、カメラ付携帯電話の手ブレ補正に最適です。

## (10) 有償公開

応相談

## (11) 連絡先 (住所、氏名、電話番号、FAX 番号、電子メールアドレス)

株式会社マクニカ

ブリリアント テクノロジー カンパニー

テクノロジー インテグレーション センター

大内 純一

〒222-8561

神奈川県横浜市港北区新横浜 1-6-3 マクニカ第 1 ビル

TEL.045-470-9831

FAX.045-470-9832

E-mail:ouchi-j@btc.macnica.co.jp

\* 本資料に記載された内容は、製品改善および技術改良などにより将来予告なしに変更されることがあります。