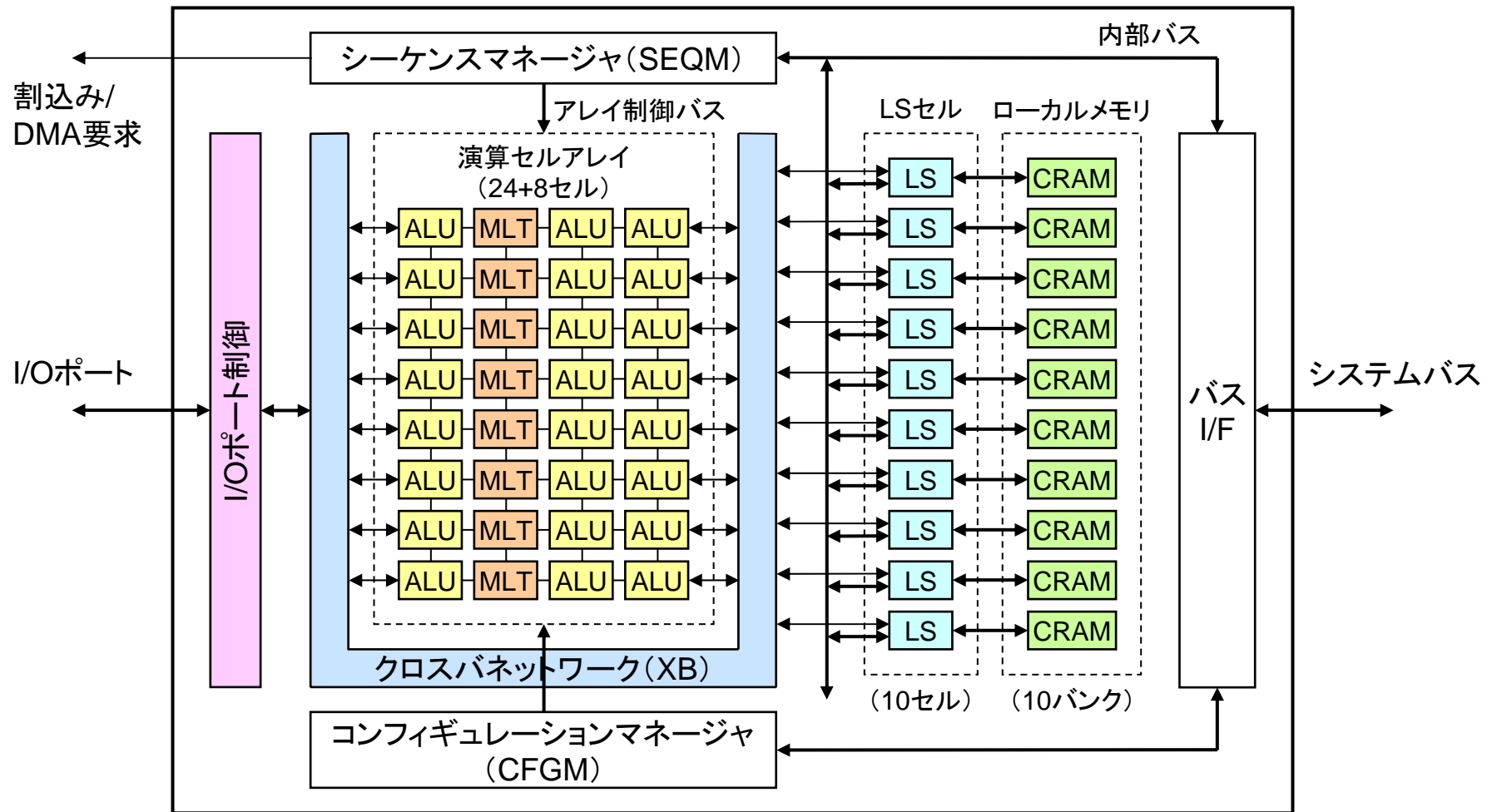


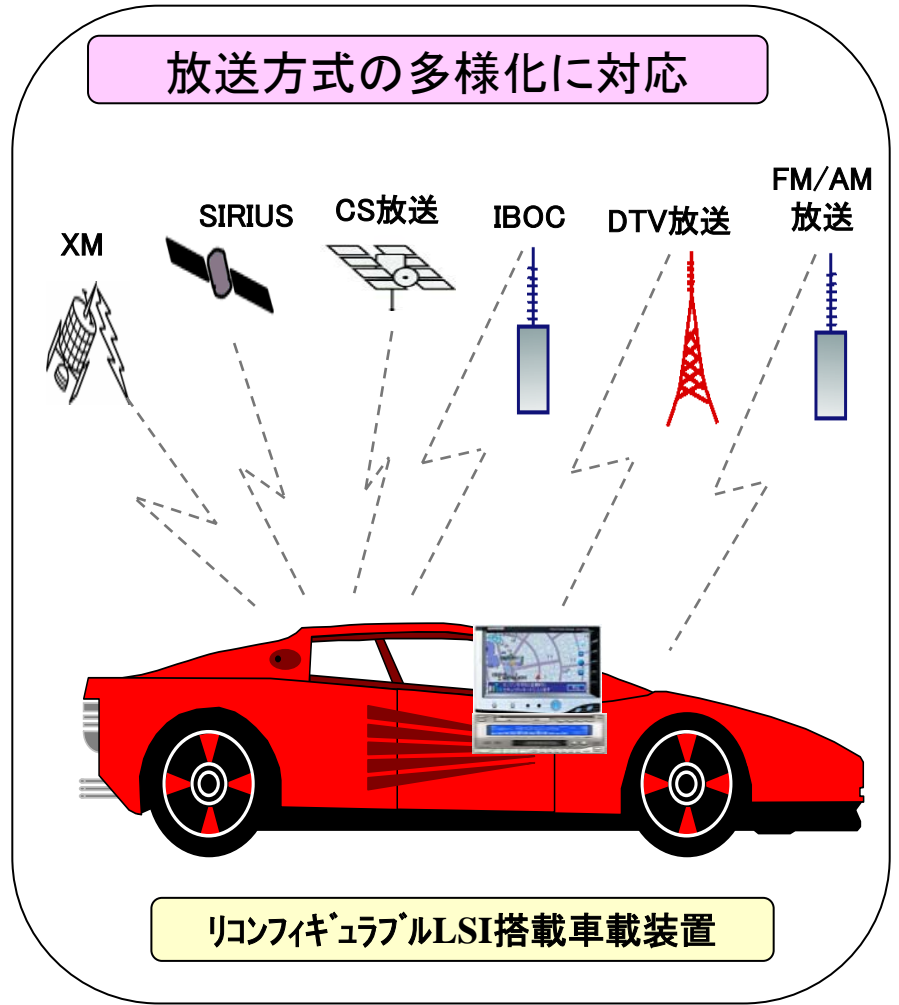
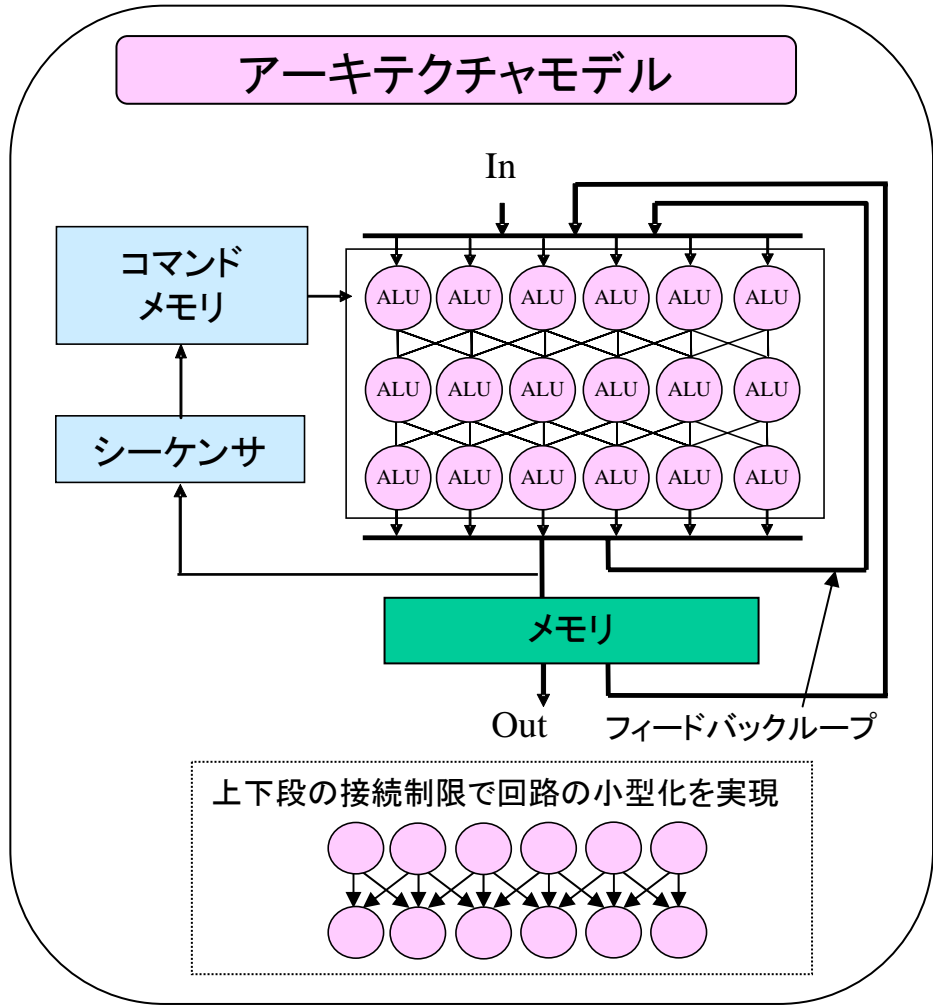
日立 デジタルメディア向け再構成型プロセッサFE-GA

■ 制御用CPUを限定しない, 独立性の高いサブシステム



ALU ALUセル
 MLT 積和演算セル (水平位置可変)
 LS ロードストアセル
 CRAM コンパイルDRAM (4~16KB, 2ポート)

三洋電機 情報家電向けリコンフィギュラブルプロセッサ



新規アーキテクチャを開発し、車載への応用を目指す