

## ■新興ベンダーパビリオン出展者紹介

### ADVANCED RFIC (S) PTE LTD

V-09

#### 本 社

2 INTERNATIONAL BUSINESS PARK, THE STRATEGY  
TOWER 1, #10-11, S(609930)

#### 連絡先

65-6316-1779 / SALES  
TEL.65-6316-1779 FAX.65-6316-1769  
E-mail: business@arfic.com / ck.lim@arfic.com  
URL: <http://www.arfic.com>

#### 出展物紹介

Advanced RFIC (S) Pte社は、高周波集積回路 (RFIC) 向けの設計サービス、EDAソフトウェア開発、半導体デバイスの特性評価およびモデリングサービスを専門としています。お客様はRFICソリューションをワンストップで入手できます。当社は、世界の主要ファウンドリや半導体会社のストラテジックパートナーです。

### Aprio Technologies, Inc.

V-05

#### 本 社

2520 Mission College Blvd., Suite 201  
Santa Clara, CA 95054

#### 連絡先

TEL.408 855-8088 FAX.408 855-8688  
E-mail: info@aprio.com  
URL: <http://www.aprio.com>

#### 出展物紹介

Aprio Technologies社は、DFMソリューションのテクノロジリーダーであり、設計工程から製造工程への迅速な受け渡しを実現します。Aprio製品は、ランタイムやデータボリュームのボトルネックを解消する統合DFMプラットフォームの基盤を提供し、半導体設計と製造過程の協業を促進します。

### AXIOM DESIGN AUTOMATION

V-11

#### 本 社

1900 McCarthy Blvd, Suite 207, Milpitas, CA 95035, USA

#### 連絡先

Hamed Emami, VP Sales and Business Development  
TEL.+ 408-433-9997 FAX.+ 408-433-9998  
E-mail: hamed@axiom-da.com  
URL: <http://www.axiom-da.com>

#### 出展物紹介

AXIOM社の統合検証環境は、最高速のシミュレータと高度なテストベンチオートメーション、アサーションベース検証、デバッグ、カバレッジ解析を統合し、最も複雑な設計を最小の時間で完全に検証します。当社は、市販のハードウェアと業界標準言語をサポートし、お客様の既存の検証環境との互換性を確保します。

### Azuro, Inc.

V-01

#### 本 社

100 View Street, Suite 200 Mountain View, CA94041

#### 連絡先

Atsushi Ura, Keybridge, Inc. (for Azuro)  
TEL.+81-3-5304-2591 FAX.+81-3-5304-2490  
E-mail: ura@keybridge.co.jp  
URL: <http://www.azuro.com>

#### 出展物紹介

Azuro社は、現行の主要な低消費電力設計フローと比較し、デジタル論理ブロックのダイナミック電流を大幅に削減する画期的技術を開発した新興企業です。当社のローパワー・クロック・インプリメント・ツールであるPowerCentricTMは、クロックツリー合成、クロックゲート論理合成、およびベクタが不要なダイナミック電流解析といった革新的手法により、低消費電力が要求されるチップ設計チームに単一環境でクロック設計を収束できる統合エンジンを提供します。

### HELIC S.A.

V-12

#### 本 社

Chiou 5, Argropolis, Athens, Greece GR16452

#### 連絡先

Nikolas Provas  
TEL.+30-210-9949390 FAX.+30-210-9949399  
E-mail: n.provas@helic.com  
URL: <http://www.helic.com>

#### 出展物紹介

Helic社は2000年5月に設立し、SoC上の受動素子のモデリングと受動素子を含んだRFブロック・デザインを迅速に実現する独自技術を提供しています。当社独自のEDAツールウェアは、RF IC開発におけるインダクタンスモデリングのギャップを埋めるものです。2000年8月、当社は欧州の投資家コンソーシアムによるシリーズA融資の増額を受け、2003年8月には2期目の融資契約を締結しました。当社はギリシャのアテネに本社を置き、従業員数20人を擁しています。

## Impulse Accelerated Technologies

V-13

### 本 社

550 Kirkland Way, Suite 200  
Kirkland, Washington 98033-6240, USA

### 連絡先

TEL. (425)952-5020 FAX. (866)446-7857  
E-mail: info@impulsec.com  
URL: http://www.impulsec.com

### 出展物紹介

ANSI-C完全準拠のC言語ベースでのハードシステム設計を可能にする高位合成ツールです。System Cなどと比べて、非常に単純で判り易い表現で、マルチプロセスのモデリングと実装が可能です。Switch読み込みLEDドライブから、CアルゴリズムモジュールのHDL変換、Xilinx、Alteraの組み込みプロセッサをサポートした高度な協調設計まであらゆる局面で応用ができます。ループのパイプライン化をサポートしており、高速実装が可能です。ハード実装に制約が少なく、ポインター、構造体、浮動小数点(予定)もサポートしています。合成を制御する各種プラグマと、合成結果の詳細を知ることが出来るグラフィカル・ツールを用意しています。

## MIRABILIS DESIGN INC

V-10

### 本 社

798, S. BERNARDO AVE, SUNNYVALE, CA 94087-1009 USA

### 連絡先

Ms. Vaishnavi Shankar  
TEL. (408)245-8552 FAX. (408)519-6719  
E-mail: info@mirabilisdesign.com  
URL: http://www.mirabilisdesign.com

### 出展物紹介

Mirabilis Design社は、エレクトロニクスおよび組み込みソフトウェアのアーキテクチャデザインのためのESLソリューションを提供します。VisualSimには、グラフィカルなパフォーマンスモデルを高速に構築する、パラメータ化された、アプリケーションに特化されたコンポーネントが含まれています。VisualSimは、カスタマイズされたハードリアルタイムアプリケーションの開発に使用されます。VisualSimはSystemCの開発を加速し、MatLab、C/C++、Java、UML、Verilog、およびVHDLで記述されたブロックを統合します。

## MunEDA GmbH

V-07

### 本 社

Stefan-George-Ring 29 81929 München, Germany

### 連絡先

Mirja Huber  
TEL. +49-89-930-86-330 FAX. +49-89-930-86-407  
E-mail: mirja.huber@muneda.com  
URL: www.muneda.com

### 出展物紹介

MunEDA-DFM/DFY (製造と歩留まりを考慮した設計)  
MunEDA社は、性能および品質管理解析、ならびにアナログ/ミックスシグナル回路設計の最適化に向けた最先端のEDA技術を提供します。DFM/DFYソリューションであるWiCkeDにより、回路の設計期間が短縮され、堅牢性と歩留まりを最大化します。WiCkeDは、通信、コンピュータ、自動車、消費者家電の分野における有力半導体メーカーに採用されています。  
米国内での販売・サポート: Chip MD Inc.  
台湾での販売・サポート: GTI Inc.

## PYXIS TECHNOLOGY, INC.

V-08

### 本 社

3211 Scott Blvd, Ste. 203, SANTA CLARA, California 95054

### 連絡先

Naomi Freney  
TEL. +408-988-9020 FAX. +408-988-9001  
E-mail: Naomi@pyxistech.com  
URL: http://www.pyxistech.com

### 出展物紹介

PYXIS社のソリューションは、設計フェーズで、歩留まり、リソグラフィ、および製造容易化の問題に取り組むためのDFMを考慮した配線にフォーカスしています。先進のプロセス・テクノロジーを用いたデバイス開発では、製造工程で要求される数千項目もの制約に対処する必要があります。PYXIS社は次世代のテクノロジー・ノードに対応し、未知の課題に対処できる能力と柔軟性を持った新たなアーキテクチャを作り上げました。

## SynaptiCAD, Inc

V-14

### 本 社

PO Box 10608, Blacksburg, VA 24062-0608, USA

### 連絡先

TEL. (540)953-3390 or (800)804-7073 (in the US only)  
E-mail: sales@syncad.com  
URL: http://www.syncad.com

### 出展物紹介

WaveFormerPro は直感的な操作で、詳細なタイミング編集が素早くでき、また各種フォーマットの出力と読み込みにも対応しています。これにより波形に関わる各種の問題を全面的に解決する事ができます。マウスクリックを基本にデータシート用ドキュメント作成とそれを用いたスタティックタイミング解析、HDL ステミュラス生成が可能です。VCD データのサポート、Agilent とTektronixの計測器への出力と波形の取り込みにより、実機とのリンクと波形データの一元管理ができます。Verilog シミュレーション・エンジンとPerl スクリプト・インタプリタが組み込まれ、高度な波形間の演算出力や波形変換をサポートします。

## VERIFIC DESIGN AUTOMATION

V-06

### 本 社

1516 OAK STR #115, ALAMEDA, CA 94501, USA

### 連絡先

TEL. +1510-522-1555 FAX. +1510-522-1553  
E-mail: sales@verific.com  
URL: http://www.verific.com

### 出展物紹介

VERIFIC DESIGN AUTOMATION社は、EDA開発のためのVerilog/VHDL/SystemVerilogパーサー、アナライザ、およびエラーロータを開発しています。シミュレーション、論理等価性検証、形式検証、エミュレーション、テスト用設計、RTLデバッグ、および仮想プロトタイプツールなどにご活用いただけます。当社のソフトウェアの使用にあたってはロイヤリティは発生しません。C++ソースコードでご提供します。