

平成18年6月14日

報道関係各位

社団法人 電子情報技術産業協会  
日本エレクトロニクスショー協会

- 明日、6月15日(木) 出展募集説明会を開催 -

## 『 Electronic Design and Solution Fair 2007 』

2007年1月25日(木)～26日(金)・パシフィコ横浜

### 出展募集を開始

社団法人 電子情報技術産業協会(会長=秋草直之・富士通株式会社 代表取締役会長)は、情報化・ユビキタス社会の基盤となる情報機器向け電子システムや、半導体に必要とされる「最先端の設計ソリューション・設計技術・EDA 技術」について情報発信・普及推進を行い、関連業界の発展に寄与することを目的として、『Electronic Design and Solution Fair 2007』(略称:EDS Fair 2007)を2007年1月25日(木)と26日(金)の2日間、横浜国際平和会議場(パシフィコ横浜)において開催いたします。

前身のEDA TechnoFair 時代を含めて、今回で14回目の開催となる『EDS Fair 2007』は、米国のDesign Automation Conference(DAC) 欧州のDesign, Automation and Test in Europe(DATE)と並ぶ国際コンベンションとして位置付けられ、世界の最新テクノロジーが一堂に会します。

今回の開催に向け、当協会では、明日、浜松町・世界貿易センタービル(WTC コンファレンスセンター)において出展募集説明会を開催し、出展募集を開始いたします。

募集期間は、2006年11月10日(金)までとし、出展の申し込み先、問い合わせ先は日本エレクトロニクスショー協会(電話:03-5402-7601、E-mail:edsfair.info@jesa.or.jp)です。

私たちの社会や文化、生活スタイルそのものを大きく変えつつあるユビキタス時代が到来し、デジタル家電の需要増や第三代携帯電話の普及などに支えられ、今年の日本の電子工業の国内生産は、前年比プラス2.3%としておりますが、年後半の状況しだいでは、20兆円を超えることも期待できます。これに伴い、半導体の市場規模は世界的にも拡大傾向が持続していくものと予測されています。

一方、国際競争力が増してくる状況において、日本全体の産業競争力が加速されるためには、様々な側面からのイノベーションが必要であり、それを実現する技術者を中心とした人材を育成することが急務となっています。

こうした情勢を踏まえ、今回の『EDS Fair 2007』では、新しいソリューションが求められる時代に対応した世界最先端技術の展示を行うとともに、若手技術者向けのオープンセッション、国内外のベンチャー

企業を集めたゾーンの 신설、産学官の技術交流を深める企画、多彩なコンファレンス等を展開し、広く情報提供をまいります。

併設の「FPGA/PLD Design Conference」、同時開催の「システム・デザイン・フォーラム」や「ASP-DAC (Asia and South Pacific Design Automation Conference)」などの各種企画の充実とあわせて、日本の電子情報産業に対し、設計技術の面で貢献するとともに、ご参加いただく出展者・来場者の皆様のご要望にお応えし、効率的かつ効果的なコミュニケーションとビジネスの場をご提供できるものと確信しております。多くの企業、関係者が『EDS Fair 2007』に出展されることを期待しております。

以上

出展申込み及び本件に関するお問い合わせは、下記までお願いいたします。

日本エレクトロニクスショー協会 担当：吉永・有川

TEL : (03) 5402-7601 FAX : (03) 5402-7605

E-mail : edsfair.info@jesa.or.jp

<http://www.edsfair.com>

《ご参考》

Electronic Design and Solution Fair 2006

会 期 : 2006年1月26日(木)~27日(金)  
会 場 : 横浜国際平和会議場(パシフィコ横浜)  
出展者数 : 148社  
出展小間数 : 343小間  
登録来場者数 : 11,003名