

新興ベンダー・ガイド・ツアー 25日

1月25日(金) 13:00 ~

訪問企業

EDXACT SA

PHYSWARE,INC

Solido Design Automation

NASCENTRIC INC.

EDXACT SA



本社

グルノーブル (Grenoble)、フランス

会社概要

回路シミュレータを加速するための先端技術を提供します

製品名

Jivaro : パラシティックのモデル縮約 (Model Order Reduction) ツール

Comanche : パラシティック・データの高速解析ツール

EDXACT SA



製品のKey Features

Jivaro

パラシティックの大規模データを選択的に縮約する (R, RC, RCc, RLCK)

Comanche

R、インピーダンス、SYZパラメータ、ディレイを解析

主要なメリット

検証を加速し、生産性を向上

検証精度を向上

Physware, Inc.



本社

ベルビュー (Bellevue, Washington)、米国

会社概要

高周波パッケージ・ボードや半導体の信号・電力問題を解決するため、モデル作成やシミュレーションの高速ソリューションを提供します

特許申請中のメソドロジーに基づく技術

製品名

PhysPack-S

製品のKey Features

レイアウトからモデル作成、ポートセットアップ、メッシュ作成、境界条件設定などを全て自動化

フルウェーブ、3次元、広帯域のパッケージ・ボード用EM (電磁界)シミュレーション

Linux、Windows環境でマルチコア、クラスタが可能

主要なメリット

かつてない大規模なパッケージ・ボードが扱える

通常技術に比べて大幅な高速化

妥協のないMaxwell方程式精度の維持

Solido Design Automation Inc.



所在地

カリフォルニア、カナダ、日本、ヨーロッパ

会社概要

プロセスばらつきに対するソリューションを提供し、設計ミスをなくす

アナログ / ミクストシグナル、カスタム・デジタル、メモリに適用

製品名

SolidoSTAT

SolidoPROX

Solido Design Automation Inc.



製品のKey Features

SolidoSTAT

第2世代統計的ばらつき (Statistical Variation) 設計
ツール

SolidoPROX

近接効果ばらつき (Proximity Variation) 設計ツール

主要なメリット

プロセスばらつきによる設計の失敗を減らす

統計的プロセスばらつき

近接効果ばらつき

Nascentric, Inc.



本社

オースチン (Austin, Texas)、米国

会社概要

複雑なナノメータ・チップの検証や解析のための、次世代高速SPICEシミュレータを提供します

製品名

OmegaSim

Nascentric, Inc.



製品のKey Features

OmegaSim

マルチ・スレッド、マルチ・プロセッサの高速SPICE
デジタル、メモリ、アナログ / ミクストシグナル
の設計に適用

主要なメリット

他の高速SPICEに比べて10倍高速

設計検証・解析の高速化

全パラシティックを含む大規模・フラットなネットリスト

より高精度なポスト・レイアウト設計シミュレーション