

提出先：EDSFair 運営事務局
 F A X : (03)5402 - 7605
 E-mail : ip2008@edsfair.com

提出期限：10月5日(金)
 担当：大西

FPGA/PLD Design Conference
 IP フリーマーケット参加申込書

申込内容

IP 名称			
分野 (カテゴリー)			
所属		開発者名	
IP の機能概要 (500 文字程度)			
FPGA/PLD などでの動作確認の有無	有 無		
IP の PR (300 時程度)			
キーワード (IP の機能を端的に表すもの 3 個以内)			

申込者

所属 (会社名・学校名・フリー)			
住所	(〒 -)		
所属部課名		担当者名	
電話		FAX	
E-mail			