

新興ベンダー・ガイド・ツアー 24日

1月24日(木) 14:45 ~

訪問企業

DASSAULT SYSTEMES (ENOVIA)

MICROLOGIC DESIGN AUTOMATION

SOFTJIN TECHNOLOGIES PRIVATE LIMITED

SIDENSE CORPORATION PVT.

Terasic Technologies, Inc.

Dassault Systemes (ENOVIA)



本社

Suresnes Cedex, フランス

会社概要

製品のライフサイクル管理 (PLM) の3Dで可視化提供するソフトウェアとサービスを提供します。

製品名

ENOVIA MatrixOne - ENOVIA Synchronicity DesignSync®
ENOVIA SmarTeam
ENOVIA VPLM

Dassault Systemes (ENOVIA)



製品のKey Features

ENOVIA MatrixOne

企業レベルの組織に対してビジネスプロセスを提供する

ENOVIA Synchronicity DesignSync®

- *DesignSync & HCM Data Repository with EDA Data Awareness™*

主要なメリット

EDAの設計データ管理によって協調連携が効率化
設計コストとサイクルタイムが削減される

Sidense Corp.



Company Location

Ottawa, Canada

Company Profile

標準CMOSロジック (180nm, 130nm, 90nm, 65nm and later) 対応のフィールド書込み型、OTP/eMTP向け、不揮発性メモリーIPコア ライセンスビジネス。

Product Names

1T-Fuse (patented architecture)

SiFUSE IP Core (<64Kbits, hard macro)

SiPROM IP Core (64Kbit<, hard macro)

Sidense Corp.



Product Key Features と用途

SiFUSE/SiPROM Core

128bits から 8Mbitsまでのビット対応

Built-in charge pump

HDMI, DRM, Chip ID, トリミング、暗号キーなど向け
フューズ、マスクROMなどストレージ代替など

Key Benefits

>20 years of data retention and reliability

Extended operating temperature -40C to +125C

マスクROMへのマイグレーションなど

SoftJin Technologies

本社

バンガロール(インド)

会社概要

SoftJin社は以下のサービス・製品を提供します

カスタムEDAソフトウェア開発サービス

ポストレイアウトEDA製品

FPGAを用いたハードウェア設計サービス

製品名

Nirmaan – ポストレイアウトEDA・DFMツール開発用ツールキット

NxCompare – レイアウト・マスク等価チェッカー

GDSII・OASIS・MEBESなどのフォーマット用のツール

SoftJin Technologies

製品のKey Features

Nirmaan

- DFMツールを含めてポストレイアウトEDAツール開発用ソフトウェアツールキット
- 内装の幾何学的演算及びデータベース

アドバンテージ

- 希望のポストレイアウトEDAツールを開発

NxCompare

- 高速なクロスフォーマット幾何学的等価ツール

アドバンテージ

- 分割コンピューティングを使った高速な幾何学的比較、標準DRCツールより優れたパフォーマンス
- 際限の無いデータ扱い容量(何百の程度のGB)

Micrologic Design Automation



本社

West Hollywood、米国 - 本社

Haifa、イスラエル - 開発、マーケティング、サポート

会社概要

ナノメータ設計の設計品質、信頼性、性能を改善し、特に大規模設計の設計生産性を向上させるEDAソフトウェアを提供します

製品名

nanoRVInteractive™ - 信頼性考慮の設計環境

VisuaLVS™ - 自動LVS(エラー)修正システム

Micrologic Design Automation



製品のKey Features

nanoRVInteractive™ -

信頼性考慮の設計環境

VisuaLVS™ -

自動LVS(エラー)修正システム

主要なメリット

nanoRVInteractive™ -

**レイアウト設計中の対話的な信頼性検証ツールであり、
サインオフ検証の期間が短縮出来る**

VisuaLVS™ -

**LVSに要する時間が劇的に減少し、レイアウトの品質と性能が改善
される**

Terasic Technologies, Inc.



本社

新竹, 台湾

会社概要

2003年に設立、Altera FPGAを使った
ボードを開発・製造・販売している

製品名

Nios II Embedded Evaluation kit (NEEK)
HSMC Daughter Boards
TRES-S2

Terasic Technologies, Inc.



製品のKey Features

Nios II Embedded Evaluation kit (NEEK)

CycloneIII starter board のアップグレード

HSMC Daughter boards

Altera HSMC Busをサポート

TREX-S2

Almost 700 available user I/O with StratixII 60, 180

主要なメリット

EMS companyのリーダーとして高品質の製品を
提供します