A Electronic Design and Solution Fair 2009 出展申込書

早期申込期限	2008年 9 月 5 日
二次申込期限	2008年 9 月26日
最終申込期限	2008年11月 7 日

Electronic Design and Solution Fair 2009の「出展規程」に定める事項を順守することを承諾し、下記のとおり申し込みます。

申込に際してご提出いただく、会社名、所属/役職名、連絡先等につきまして、EDSFair2009の事務局の範囲内で、出展企業のリスト作成を行い、出展の運営等に関します連絡、関連資料(請求書等)の送付などに利用いたします。事務局では、第三者がこの個人情報に不当にふれないよう厳重な管理を行ないます。
本件に対します問い合わせは日本エレクトロニクスショー協会にお願いいたします。

※ⒶⒷとも切り離さず**郵送**にてお送りください。

■出展申込者 ※ご記入いただいた情報が印刷物や公式Web Siteへ反映されますので正確にご記入ください。

会社名	フリガナ			
	和文			
	英文			
ホームページURL				
本社所在地	(〒)			
フリガナ 会社代表者名		フリガナ 代表者役職名		
フリガナ 出展担当者名		フリガナ 所属・役職名		
担当者所在地	(〒)			
TEL	( ) ―	FAX	( ) ―	
E-Mail				

■請求担当者 ※請求先が出展担当者と異なる場合のみご記入ください。

会社名			
所在地	(〒)		
フリガナ 請求担当者名		フリガナ 所属・役職名	
TEL	( ) ―	FAX	( ) ―
E-Mail			

■プロフィール ※下記のうち、該当するものに☑印を付けてください。

当フェア出展経験	□ あり	□ なし	※初出展の場合は、本申込書に会社案内と製品パンフレットを添付してください。
日本エレクトロニクスショー協会	□ 会員	□ 非会員	

■出展対象製品分類 ※貴社出展に関連する項目に☑印を付けてください。

□1.ハードウェア・ソリューション	□ 5.IPコア、マクロ、セルライブラリ	□ 9.設計データ管理ツール
□2.ハードウェア開発環境(EDA)	□ 6.組込みプロセッサ開発環境	□ 10.マスクメーカ、ファウンダリメーカ
□3.ソフトウェア・ソリューション	□ 7.設計サービス関連	□ 11.大学(研究室)、コンソーシアム
□4.LSIテスト、計測器	□ 8.設計インフラ(WS/PC、ネットワーク)	□ 12.PR関連(出版物、他)

■出展エリア ※希望する場合は☑印を付けてください。

□ 通常エリア □ 新興ベンダエリア(ユニットブースのみ)

■申込出展小間数 ※希望する小間形態の小間数に○印をしてください。

一列小間	1小間, 2小間, 3小間, 4小間, 5小間, 6小間	四列小間	16小間
二列小間	4小間, 6小間, 8小間, 10小間, 12小間	ブロック小間	20小間, 25小間, 30小間
三列小間	9小間, 12小間, 15小間, 18小間		

■スイートルーム ※希望する部屋数をご記入ください。

申込室数	Sタイプ ルーム	Mタイプ ルーム	Lタイプ ルーム

■出展者セミナー ※2セッション続けて行いたい場合は、連続の欄に1(セッション)とご記入ください。

希望期日	30名タイプ		50名タイプ		100名タイプ	
1月22日(木)希望	単独 セッション	連続 セッション	単独 セッション	連続 セッション	単独 セッション	連続 セッション
1月23日(金)希望	単独 セッション	連続 セッション	単独 セッション	連続 セッション	単独 セッション	連続 セッション

※当出展申込書を、出展規程(8.出展申し込みおよび出展小間料の払い込み)に記載の宛先まで郵送にてお送りください。
※申込事項に変更が生じた場合はすみやかにFAXまたはE-mailで事務局に連絡のうえ承認を得てください。

事務局記入欄
受付日
□ 一次受付
□ 二次受付
□ 最終受付
受付整理番号
請求日
小間番号