

1月22日(木) 新興ベンダ・ガイド・ツアー A

ツアー・ガイド

吉田 憲司 氏

[株式会社D2S 代表取締役社長]

(EDSFair2008実行委員会特別委員)

1月22日(木) 新興ベンダ・ガイド・ツアー A

11:50~12:30

訪問企業

- Sidense Corp.
- Rapid Bridge LLC
- Certicom
- nSys Design Systems Pvt Ltd

Sidense Corp.



- 会社所在地
 - カナダ、オタワ
- 会社概要
 - 標準CMOSロジック（180nm, 130/110nm, 90nm, 65/55nm以降）に対応した、構成変更可、フィールド書き込み可能な、OTP/eMT向け、不揮発性メモリ IP コアを提供
- 製品名
 - 1T-Fuse (特許アーキテクチャ)
 - SLP IP コア (128 - 256Kbit ハードマクロ)
 - SiPROM IP コア (8K - 8Mbit, ハードマクロ)

Sidense Corp.



- 製品のKey Featuresと用途
 - SLP(180nm) コア/SiPROM コア
 - 128bit から 8Mbitまでのビット対応
 - Built-in charge pumpも準備
 - HDMI, DRM, Chip ID, トリミング、暗号キーなど向け
 - フューズ、マスクROMなどストレージ代替
- 主要なメリット
 - 20年以上のデータ保持、高信頼性
 - 広い動作温度範囲 ; -40C to +125C
 - マスクROMへのマイグレーションなど

Rapid Bridge LLC



- 会社所在地
 - カルフォルニア（米国）、サンディエゴ
- 会社概要
 - 先端テクノロジー・ノードに対応する、完全メタル・プログラマブルなサブシステムIPとカスタマイズ可能なASICプラットフォームを提供
- 製品名
 - LiquidIP™
 - LiquidIO, LiquidMXS, LiquidPHY, LiquidSerDes, LiquidMemory, LiquidCell
 - LiquidASIC™
 - FPGAとASICの間隙を埋める、画期的なスーパー・ゲートアレイ技術
 - LiquidSoC™ : カスタマイズ可能なプラットフォーム

Rapid Bridge LLC



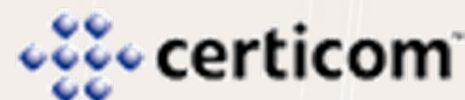
- **製品のKey Features**

- 幅広い、最高性能・最小型なメタル・プログラマブルIPソリューション
- 高密度、低電力、再構成可能なASICプラットフォーム
 - 費用対効果が高く、迅速に適用でき、ゲートアレイの単純さとスタンダード・セルの高性能を実現するソリューション
 - 選択範囲の広い先端 IP群と
SerDes:DDR2/DDR3 PHYs, USB2.0 PHYs, etc.

- **主要なメリット:**

- コスト、Time-to-Market及びリスクを大幅に低減する
- コスト低減：最小、最高性能のプログラマブルIPにより実現
- Time-to-Market：RTL からテスト済みICまで16週間、低NREで
- リスク低減：高性能メタル・プログラマブル・ソリューション

Certicom



- 会社所在地
 - カナダ、Mississauga
- 会社概要
 - Silicon IP、及びグローバル・サプライ・チェーンにおいて、機密性の高い半導体設計・製造情報を管理し保護するセキュリティ機能を提供
- 製品名
 - Certicom Asset Management System (AMS)

- 製品のKey Featuresと主要なメリット
—進化するAMS—
 - 開発コスト削減
 - 運用コスト削減
 - 偽造に対する防御
 - 技術流出に対する保護
 - 新たな収入の機会
 - 競争力の確保と市場シェアの拡大
 - コーポレート・ブランドの保護
 - 市場（顧客）対応性の向上

nSys Design Systems Pvt. Ltd.



- 会社所在地
 - カリフォルニア（米国）、Newark
- 会社概要
 - 世界最大ポートフォリオの検証IPによって、コストとリスクを低減しつつ、設計を加速します
- 製品：nVS (検証IP)
 - PCI Express, USB 3.0, Ethernet, SATA, SAS, AXI
 - USB 2.0, SDIO, DDR3, UART, I2C, SPI 4.2

nSys Design Systems Pvt. Ltd.



- 製品のKey Features

- 検証IP

- SystemVerilog (OVM/VMM) 、 Verilogのオプション

- 検証サービス

- Domain およびVerification Methodology
対応言語: SystemVerilog, e, SystemC 及び Vera

- 主要なメリット

- 検証IP

- 無制限／ソースコード・ライセンスの柔軟なライセンス・オプション

- 検証サービス

- 設計の加速の豊富な実績