

1月22日(木) 新興ベンダ・ガイド・ツアー B

ツアー・ガイド

吉田 憲司 氏

[株式会社D2S 代表取締役社長]

(EDSFair2008実行委員会特別委員)

1月22日(木) 新興ベンダ・ガイド・ツアー B

14:55~15:45

訪問企業

■ SOLIDO DESIGN AUTOMATION

■ EDXACT SA

■ Z Circuit Automation

■ Nangate

■ ALTOS DESIGN AUTOMATION

Solido Design Automation

- 会社所在地
 - カナダ、Saskatoon、カリフォルニア、San Jose
- 会社概要
 - アナログ／ミクスト・シグナル、カスタム・デジタル及びメモリICのトランジスタ・レベル設計のための、プロセ変動に対するソリューションを提供
- 製品名
 - Variation Designer
 - Statistical Variation Applications

Solido Design Automation

- 製品のKey Features
 - Variation Designer
 - オープン、スケーラブルなプロセス変動ソリューション
 - Statistical Variation Applications
 - 統計的変動による設計欠陥を検出し、修正します
- 主要なメリット
 - 過剰あるいは不十分な設計を防ぐ
 - 面積と電力の低減
 - 歩留まり向上と再試作の減少

EDXACT

- 会社所在地
 - フランス、Grenoble
- 会社概要
 - パラシティックの解析と回路シミュレータを高速化する先端的技術を提供
- 製品名
 - Jivaro : パラシティックのモデル縮約 (Model Order Reduction) ツール
 - Comanche : パラシティック・データの解析ツール

EDXACT

- 製品のKey Features
 - Jivaro
 - パラシティックの大量データを選択的に縮約 (R, RC, RCc, RLCK, controlled sources)
 - Comanche
 - R, C, SYZ パラメータ、遅延計算、等
- 主要なメリット
 - 検証を加速し、生産性を向上
 - 検証精度を向上

Z Circuit Automation

Z CIRCUIT

- 会社所在地
 - Mountain View, カリフォルニア (米国)
- 会社概要
 - セル・ライブラリの開発・検証の先端的ツールを提供
- 製品名
 - ZChar – セル・ライブラリのキャラクタライゼーション
 - Library Analyzer – セル・ライブラリの検証

Z Circuit Automation

- 製品のKey Features

- ZChar

- 高速（flip-flopを1分で）キャラクタライズ
- 先端プロセスの正確なモデル
- カスタマイズ使用が容易

- Library Analyzer

- ライブラリの自動検証と対話的解析

- 主要なメリット

- ZChar

- 新規および既存ライブラリのキャラクタライズ
- メモリ・モデルが容易に構築可

- Library Analyzer

- ライブラリの問題検出とデバッグ

The logo for Z CIRCUIT, featuring the text "Z CIRCUIT" in a bold, sans-serif font, enclosed in a black rectangular border with a red outline.

Nangate

- 会社所在地
デンマーク、Herlev

- 会社概要

- 高速・低電力・小面積のデジタル・セル・ライブラリを開発するための、使い易い設計環境と、利用環境のソリューションを提供



22nm regular structure sample cell

- 製品名

- Nangate Library Creator™ : 統合ライブラリ生成ツール
- Nangate Library Characterizer™
 - 超高速・高精度キャラクタライゼーション・検証ツール
- Nangate Design Optimizer™
 - LSI設計とライブラリのコンカレント最適化ツール

Nangate

- 製品のKey Features
 - スタンドアードセル・ライブラリの自動生成
 - 完全統合ソリューション
 - 350nm から 22nmまでのプロセスに対応
- 主要なメリット
 - セル、変数、その他重要パラメータの欠落を検出し、設計の質を格段に向上
 - 代替プロセスへのマイグレーションも、ペナルティなしでスムーズに移行
 - 新プロセス・ノードもロイヤリティなしで、早期にアクセス可：生成されたライブラリはお客様のIP

Altos Design Automation

- 会社所在地
 - カリフォルニア（米国）、 San Jose
- 会社概要
 - “40nmキャラクタライゼーション危機”を解決します
 - 増加するセル数、コーナー数、回路の複雑化
- 製品名
 - Liberate : スタンダード・セルとI/Oのキャラクタライズ
 - Variety : SSTA用のセル・キャラクタライズ
 - Liberate MX : メモリのキャラクタライズ
 - Liberate LV : セル・ライブラリの検証

Altos Design Automation

- 製品のKey advantage:
 - 高速 (5-10X) , 使い易さ(auto vectors)
 - 複雑なセル(retention flop, I/O, pulse latch etc.)も対応
 - CCS/ECSM timing/noise/power & SSTAモデル
- 主要なメリット:
 - TAT改善と低コスト(HWやSPICEライセンスより安い)
 - 主要IPプロバイダ(TSMC、Virage)、大手半導体メーカー(TI, ST, Renesas etc.)で使用実績
 - STARC により認定(both STA and SSTA)
 - 完全なソリューション: スタンダード・セル、 I/O、メモリ