

1月23日(金) 新興ベンダ・ガイド・ツアー C

ツアー・ガイド

樋渡 有 氏

[東芝セミコンダクター社 システムLSI事業部

システムLSI設計技術部 参事]

(EDSFair2008実行委員会特別委員)

1月23日(金) 新興ベンダ・ガイド・ツアー C

13:05~13:55

訪問企業

- **Real Intent, Inc.**
- **ENTASYS DESIGN, INC.**
- **DUOLOG TECHNOLOGIES**
- **SYNFORA**
- **CONCEPT ENGINEERING GMBH**

Real Intent Inc.



- 会社所在地
 - 本社: サニーベール, 米国カリフォルニア州
 - Real Intent KK (日本法人) : 鎌倉
 - 全世界に販売網
- 会社概要
 - 機能／論理検証ツールのリーディングカンパニー。
主力製品のEnVision™ ファミリーにより、ASIC、SOC、FPGAのサインオフ検証の効率改善が可能。
- 製品名
 - Ascent
 - Meridian CDC

- 製品のKey Features

- Ascent

- 統合自動機能検証ツール

- Meridian CDC

- 強力なクロックドメイン・クロッシング検証機能

- 主要なメリット

- Ascentにより製品開発サイクルを15%短縮

- テストベンチ無しでブロックレベルのバグの50%を検出

- Meridian CDCによりCDCインタフェースの動作を保証

- ほぼ全てのCDCの問題を検出し、CDCサインオフ時間を大幅に短縮

Entasys Design, Inc.

- 会社所在地
 - ソウル、韓国
- 会社概要
 - システムレベルのプロトタイピングのためのEDAソリューションのリーディング・プロバイダ
- 製品名
 - Pillar-DP[®]-SOC
 - Pillar-DP[®]-Ventus
 - Pillar-DP[®]-Navis

Entasys Design, Inc.

- 製品のKey Features
 - Pillar-DP[®]-Ventus
 - 設計仕様からのプロトタイピング
 - Pillar-DP[®]-Navis
 - RTLからのプロトタイピング
- 主要なメリット
 - RTLの前段階でのフロアプラン
 - 消費電力と面積の見積もり
 - 消費電力制約の生成
 - IOパッドの配置
 - 電源ネットワークのプロトタイピング

DUOLOG



- 会社所在地
 - ダブリン：英国(本社), ブダペスト, ニース, サンノゼ, バンガロール.
- 会社概要
 - 今日のますます複雑度を増加する設計を迅速に完全に統合するためのEDAツール開発のパイオニア
- 製品名
 - Socrates Spinner
 - Socrates Bitwise
 - OCP-Tracker, OCP-Conductor

DUOLOG



- 製品のKey Features
 - Spinner
 - 完全自動のI/Oジェネレータ
 - Bitwise
 - IPやシステム用のレジスタ管理
 - OCP-Tracker and Conductor
 - OCPバスの性能とトランザクション解析
- 主要なメリット
 - 完全な自動化
 - 設計効率上昇、バグやトラブルの削減
 - 設計コストの低減
 - マニュアルプロセスに比べて最大20倍のコスト削減

Synfora, Inc.

- 会社所在地
 - マウンテンビュー, 米国カリフォルニア州
- 会社概要
 - 複雑で高度なSOCやFPGA設計に使われるアルゴリズム合成ツールのリーディングプロバイダ
- 製品名
 - PICO Extreme
 - PICO Extreme FPGA

Synfora, Inc.

- 製品のKey Features
 - PICO Extreme (C→RTLのアルゴリズム合成)
 - 全ての階層レベルで並列性に対応する
 - 複雑な設計に対応が可能
 - 短い実行時間でシリコン面積を縮小可能
- 主要なメリット
 - PICO Extreme 他のツールと比べて
 - 30% 以上機能面で優位
 - 30% 以上高品質で高信頼性
 - 30% 以上検証時間とシリコン面積が削減可能

Concept Engineering GmbH



- 会社所在地
 - フライブルグ(Freiburg), ドイツ
- 会社概要
 - 設計コンセプトを“カスタマイズ”できるデバッグ・ツールを提供します。これにより、設計者が迅速にデザインを理解し、デバッグや最適化をすることが可能になる。
- 製品名
 - SpiceVision PRO
 - GateVision PRO
 - RTLvision PRO

Concept Engineering GmbH



- 製品のKey Features
 - SpiceVision PRO
 - トランジスタレベルのデバッグ (HSPICE, CDL, CALIBRE, ...)
 - GateVision PRO
 - ゲートレベルのデバッグ (Verilog, EDIF, LEF/DEF, SDF)
 - RTLvision PRO
 - RTLのデバッグ (VHDL, Verilog, SystemVerilog)
- 主要なメリット
 - トランジスタレベルのレイアウト前と後のデバッグをサポート (SpiceVision PRO)
 - 設計者にIPブロックの理解と統合を支援する (GateVision PRO, RTLvision PRO)