



edsfair

electronic design and solution fair 2011 november

新興ベンダ・ガイド・ツアー

第2回 11月18日(金) 12:30-13:40

ツアーガイド：村方 正美

(株式会社東芝 セミコンダクター&ストレージ社)

訪問企業



	会社名	URL
1	DOCEA POWER	http://www.doceapower.com
2	Blue Pearl Software, Inc.	http://www.bluepearlsoftware.com
3	マジレム・デザイン・サービス	http://www.magillem.com
4	サーキットストラ テクノロジーズ	http://www.circuitsutra.com
5	シグナル・プロセス・ロジック株式会社	http://signal-process-logic.com
6	アートグラフィックス	http://www.artgraphics.co.jp



●会社所在地

- グルノーブル(フランス)、サンノゼ(CA、Headquarters)
- 横浜(HDLab)

●会社概要

- アーキテクチャレベル(ESL)での消費電力と熱の見積もり/解析および消費電力を削減するアーキテクチャ探索を可能とするメソッドロジとツールを提供

●製品名

- Aceplorer
- AcePowerModeler



●製品の特徴

- Aceplorer : システムレベル(ESL)で消費電力を低減するアーキテクチャを探索するツール。パワーモデルを生成し、消費電力や熱の振る舞いの見積もり/解析
- AcePowerModeler : LegacyデザインやIPのパワーモデルを元にESLパワーモデルを生成

●主要メリット

- 消費電力を最大で70%削減
- UPFのエクスポート
- 設計全体を通したPower budgetの監視

- 会社所在地
 - 本社 : 4699 Old Ironsides Drive, Suite 390
Santa Clara, CA 95054
 - 日本代理店 : ATEサービス株式会社
- 会社概要
 - FPGAやASICのRTL開発において、QoR向上のEDAツールを提供
 - ホームページ : <http://www.bluepearlsoftware.com>
- 製品名
 - Analyze
 - Create

- 製品の特徴
 - Analyze
 - CDC解析、リントチェックなどのRTL解析
 - Create
 - False Path, Multi Cycle PathのSDCファイル自動生成
- 主要メリット
 - RTLの高速解析
 - 解析時間が1/10以下
 - 品質向上
 - SDCファイルの自動生成による品質向上

マジレム・デザイン・サービス社



- 会社所在地
 - 本社: フランス、パリ市
 - 日本オフィス: 東京都港区港南 2-15-1
品川インターシティタワーA棟28階
- 会社概要
 - 複雑なシステム設計の開発コストをグローバルに激減させる、世界標準技術を使った、世界唯一の再利用促進・自動化ソリューションを提供。すでに日本を含む多くの大手企業で実績あり
- 製品名
 - Magillem Solution
 - Magillem Design Life

www.edsfair.com

electronic design and solution fair 2011 november

マジレム・デザイン・サービス社



- 製品の特徴
 - Magillem Solution
 - IP-XACT 100%準拠の設計フロー構築・自動化ツール群
 - Magillem Design Life (MDL)
 - 製品設計のライフサイクルを複数サイトで管理
 - Magillem Sequence Editor (MSE)
 - ドキュメント、コードカバレッジと同期したHW/SW協調開発
- 主要メリット
 - 製品開発期間を劇的に短縮
 - システム組み上げで、6-9倍の生産性向上
 - あらゆるレベルの再利用性向上と自動化促進
 - 各種設計データ、社内設計・検証フロー、KnowHow、など

www.edsfair.com

electronic design and solution fair 2011 november

サーキットストラ テクノロジーズ社

- 会社所在地
 - インド ノイダ & バンガロール
- 会社概要
 - SystemCによるSoCのモデリングを中心としたESL分野の技術サービスを提供
- サービス概要
 - バーチャルプラットフォームやIPのSystemCモデリング
 - 組込みソフトウェア開発

サーキットストラ テクノロジーズ社

- サービスの特徴
 - SystemCモデリング
 - Virtual platform構築, IPモデル, バスのTLM Kit, High Level Synthesis用モデル, SystemC-AMSモデル …
 - virtual platformを用いた組込みソフトウェア開発
 - マルチコアSoC ベアメタルコード, OSポーティング, デバイスドライバ …
- 主要メリット
 - システム設計とSystemC に関する専門知識・技術を兼ね備えたスタッフが、業界標準仕様に基つき汎用性が高くツールに依存しない設計メソッドロジでモデリング

シグナル・プロセス・ロジック株式会社

- 会社所在地
 - 神奈川県鎌倉市
- 会社概要
 - FPGAに組込む高速数値演算モジュールを簡単操作で作成する、論理設計支援ソフトウェアの製作と販売
- 製品名
 - *CodeSqueezer*

シグナル・プロセス・ロジック株式会社

- 製品の特徴
 - *CodeSqueezer*
 - 複雑な数式を、ボタン一つで Verilog HDL に変換します
- 主要メリット
 - 小規模事業所にも好適な、安価で操作容易なツールです
 - 面倒な信号線仕様の最適化やパイプライン化も自動処理

アートグラフィックス

- 会社所在地
 - 東京都葛飾区
- 会社概要
 - 集積回路設計支援ソフトウェアの開発及び コンサルテーション
- 製品
 - RTL インспекション・ツール
 - Verilog シミュレータ
 - Verilog 文書生成ツール

アートグラフィックス

- 製品の特徴
 - RTL インспекション・ツール
 - 高速論理合成機能による資源・消費電力・性能予測
 - Verilog シミュレータ
 - Windows 及び Linux で快適に動作
 - Verilog 文書生成ツール
 - Verilog HDL記述を閲覧し易い文書に変換
- 主要メリット
 - 高性能、且つ、低価格
 - 高価なRTL製品の使用コストを削減する効果