

平成 24 年 11 月 12 日

報道関係各位

一般社団法人 電子情報技術産業協会

『Electronic Design and Solution Fair 2012』

いざ出航！ ～Software to Silicon の大海へ～

11 月 14 日(水)～16 日(金) パシフィコ横浜にて開催！

一般社団法人 電子情報技術産業協会は、11 月 14 日(水)から 16 日(金)までの 3 日間、横浜国際平和会議場(パシフィコ横浜)にて、設計ソリューションの必須技術を網羅する展示会『Electronic Design and Solution Fair 2012』[略称:EDSFair 2012(イー・ディー・エス・フェア 2012)]を開催します。

13 回目となる今回も昨年に引き続き、ハードウェア、システム、ソフトウェアの設計の融合を目指し、一般社団法人 組込みシステム技術協会(JASA)が主催する「Embedded Technology(組込み総合技術展)」(略称:ET)と同時開催します。

今回の EDSFair にはハードウェア開発からシステム設計・ソフトウェア開発まで、最適なテクノロジーとソリューションが集約される唯一の展示会として、61 社・団体が出展します。

■開催テーマ『いざ出航！ ～Software to Siliconの大海へ～』

半導体がコンシューマ、モバイル、自動車、FA、医療、航空宇宙、その他あらゆる機器の性能を決定するキーデバイスとなって久しく、近年は特に短期化が進む製品サイクル、新興諸国との競争激化にさらされる開発コスト、高付加価値などの要請から、ソフトウェア・リッチなシステム構成が主流となり、ハードウェアのみならずソフトウェアも含めた並行開発や、半導体も含めたあらゆるハードウェア・コンポーネントのサプライチェーンを連携させた製品開発の重要性が高まっています。また、半導体設計の面では、アナログ・リッチなデザイン、3DIC、微細化プロセスへの対応など、ますます高度化する設計課題の克服が大きな壁となって立ちまわっています。『EDSFair 2012』では、こうした数々の困難が渦巻く「Software to Silicon の大海」へ乗り出す開発者の皆様に無くてはならない海図と羅針盤を提供します。

■新しい技術との出会いの場

EDSFair には、普段接する機会が少ない国内外の新興ベンダが毎回多数出展し、設計開発者に向けて世界の最新情報をいち早く紹介しています。期間中、「新興ベンダ・ガイド・ツアー」では、設計技術・EDA 技術の第一人者がツアー・ガイドとしてブースへ同行訪問し、各社の技術紹介・質疑応答をサポートします。また、今回より新たに、LPB(LSI、パッケージ、ボード)の協調設計や、「IBIS(I/O Buffer Information Specification)」モデルに関する展示を集めたゾーンを設置し、展示とオープンセミナーにて最新の動向を提供します。

■Webでは得られない情報満載の設計者向けセッション

今回の開催では、同時開催の ET との共同企画セッションをはじめ、出展者による「出展者セミナー」や、毎年高い評価を得ている設計エンジニアのための「特設ステージ」、JEITA 主催「システム・デザイン・フォーラム」など多くの技術セッションを用意し、Web では得られない設計者向けのセッションとして実施します。

報道関係各位におかれましては、是非ご来場・ご取材くださいますようお願い申し上げます。

なお、ご来場の際には、展示会場 2 階(E202)に設置しますプレスルームにて、プレス証を発行いたしますので、お立ち寄りくださいますようお願い申し上げます。

以上

開催概要

- 名称: Electronic Design and Solution Fair 2012(EDSFair 2012)
- 同時開催: Embedded Technology 2012(組込み総合技術展)
- 会期: 2012年11月14日(水)～11月16日(金) 3日間
- 会場: パシフィコ横浜(展示ホール/アネックスホール/会議センター)
横浜市西区みなとみらい1-1-1
- 開場時間: 11月14日(水) 10:00～17:00
11月15日(木) 10:00～18:00 (17:00～18:00 ワインのタベ)
11月16日(金) 10:00～17:00
- 入場: 全来場者登録入場制
・当日登録: 入場料1,000円
・Web事前登録・招待券当日登録: 無料
- 主催: 一般社団法人 電子情報技術産業協会(JEITA)
- 協力: Electronic Design Automation Consortium(EDAC)
- 後援: 経済産業省、アメリカ合衆国大使館、日本半導体商社協会(DAFS)、横浜市(順不同)
- 協賛: 一般社団法人 組込みシステム技術協会(JASA)、一般社団法人 電子情報通信学(IEICE)
一般社団法人 情報処理学会(IPSJ)、社団法人 日本電子回路工業会(JPCA)(順不同)

ET×EDSFair 共同企画 Automotive セッション (聴講無料/ Web 事前申込制)

- 消費増税よりこっちの方が待った無し!
仮想ECU環境を利用した車載ソフトウェアの開発検証! ～その現状と課題そして解決策～
★日時: 11月14日(水) 13:00～14:20
★場所: パシフィコ横浜 会議センター5F (503)
- ソフトウェア開発環境最前線! 開発ソリューション・プロバイダが提供する仮想ソフトウェア開発環境
～その現状と開発現場の要求、そして将来展望～
★日時: 11月14日(水) 14:30～16:00
★場所: パシフィコ横浜 会議センター5F (503)

新しい技術との出会いの場

■特別ゾーン

★新興ベンダエリア

普段接することが少ない国内外のベンチャー企業が集まり、設計開発者に向けて世界の最新情報をいち早く紹介するエリアです。

★新興ベンダ・ガイド・ツアー(参加無料)

日本の設計技術・EDA技術の第一人者がツアー・ガイドとしてブースへ同行訪問し、各社の技術紹介・質疑応答をサポートします。

- 集合場所: 展示会場内 新興ベンダエリア
- 11月15日(木) ①13:00～14:00
- 11月16日(金) ②13:00～14:00

★LPBゾーン、IBISゾーン

LPB(LSI、パッケージ、ボード)の協調設計や、「IBIS(I/O Buffer Information Specification)」モデルに関する展示を集めたゾーンを設置し、展示とオープンセミナーにて最新の動向を提供します。

■特別企画

★ワインのタベ(参加無料)

11月15日(木)の17:00~18:00に、展示会場内ラウンジならびに出展ブースにて、来場者と出展者の交流の場として、「ワインのタベ」を実施します。

Webでは得られない情報満載の設計者向けセッション

■出展者セミナー(場所:展示会場内諸室/聴講無料・Web事前申込制)

【EE】システム設計・検証トラック

【ED】機能検証/テスト設計/設計・検証サービストラック

【EA】AMS 設計検証/電磁界/熱/流体解析トラック

【EL】Low Power/IP/DFMトラック

【EP】ロジック設計&フィジカル設計/検証トラック

【EG】FPGAトラック

【EF】フリートラック

■特設ステージ(場所:アネックスホール F201/聴講無料)

□11月14日(水) (11:45~12:45)

★セッション1 日本のエレクトロニクス、個人も企業も、分野の越境が生き残りの条件

□11月15日(木) (11:00~12:30)

★セッション2 差別化ができる製品づくり

□11月16日(金) (10:30~12:00)

★セッション3 設計者の困りごと

■システム・デザイン・フォーラム 2012(場所:アネックスホール F201/聴講無料・Web事前申込制)

□11月15日(木) (14:30~17:00)

★EDA標準化の仕組みや最新動向、ナノ世代の新しいタイミングコーナーの考え方、LPB標準フォーマットの流通の活用等について紹介

※詳細・スケジュール等は、公式 Website をご参照願います。



本件に関するお問い合わせは、下記までお願いします。

運営事務局: 一般社団法人 日本エレクトロニクスショー協会 担当: 鳥飼

TEL: (03)6212-5231 FAX: (03)6212-5225 E-mail: info2012@edsfair.com

EDSFair2012 公式 Website <http://www.edsfair.com>